

**Exercice n°1 :**

Soit l'adresse RAM suivante :01000111011 et un cache avec des adresses sur 5 bits, une taille de bus de données de 4 octets.

-donner les différentes parties de l'adresse pour les 3 mapping cache

remarque : la taille des groupes pour le troisième mapping est de 2 blocs par groupe.

**Exercice n°2 :**

Donner les compartiments de l'adresse RAM pour les 3 mapping cache pour :

Une RAM de 16384 octets, un cache de 512 octets et un bus de données de 8 octets.

