

Exercices :

1. Ecrire la fonction Scilab qui permet de passer d'un nombre réel décimal en un nombre binaire en virgule flottante simple précision en norme 754.
2. Ecrire la fonction inverse.
3. Réaliser un additionneur 4 bits avec l'outil ci-dessous :

<https://k4der2rg.github.io/iSim/codeSource/index.html>

Optionnel :

- Avec l'outil ci-dessous réaliser un compteur et un multiplicateur :

<https://k4der2rg.github.io/iSim/codeSource/index.html>

- Comprendre et exécuter le code du full adder du lien ci-dessous :

<http://www.techep.csi.cuny.edu/~zhangs/v.html>